Ejercicios de ensamblador

1. ¿Qué hace el siguiente código ensamblador?

```
OFFSET 0
BYTE ARRAY arreglo 5

OFFSET 10
    MOV R0, 0
    MOV R1, 1
    MOV R5, 5
inicia: GRE R0, R5
    JIF salida
    MOV BYTE [R0 + arreglo], R0
    ADD R0, R0, R1
    JMP inicia
salida: NOP
    NOP
    ...
```

2. Traduzca el siguiente código ensamblador a código máquina y muestre la tabla de etiquetas

```
OFFSET 10
WORD ARRAY var0 2
BYTE var1
WORD var2

OFFSET 100
    MOV R0, 0
    NOP
    MOV R0, 128
final: JMP final      # codificar usando direccionamiento relativo a RP
```

3. Compare las siguientes instrucciones. ¿Qué hacen y cuál es mejor?

```
NOP
MOV RP, RP
JMP 0                # codificado usando direccionamiento relativo a RP
```